



ESPECIFICAÇÕES TÉCNICAS

- PCB Brain-Power B63URCA (8 chips) / PCB Brain-Power B63URCB (16 chips);
- Arquitetura DDR (Double Data Rate) não ECC;
- Padrão JEDEC, alimentação VDD = VDDQ = 1.35 ~ 1.5V +/- 0.075V;
- "Data Strobe" bi-direcional;
- Latência programável "CAS latency" (5,6,7,8,9,10,11);
- Ajuste de impedância OCD (Off Chip Driver);
- Terminação "On-Die";
- 8 bancos internos independentes;
- SPD (Serial presence detect) com EEPROM;
- Dimensão padrão DIMM 240 pinos;
- Conformidade com diretiva RoHS;
- Temperatura de operação 0° C até 85°C;
- Contatos banhados a ouro.